Національний технічний університет України

«Київський Політехнічний Інститут імені Ігоря Сікорського»

Факультет інформатики і обчислювальної техніки

Кафедра обчислювальної техніки

Лабораторна робота №4

з дисципліни «Комп’ютерна логіка»

Тема: «Мінімізація частково визначених функцій»

Підготував: студент групи ІО-61

Лисенко Дмитро Вадимович

Перевірив:

Верба Олександр Андрійович

Київ 2016

**Короткі теоретичні відомості**

На заборонених наборах функція вважається невизначеною, що дає додаткові можливості для спрощення комбінаційної схеми. В таблиці істинності значення функції на таких наборах відзначаються символом, відмінним від 0 і 1, наприклад – прочерком. Довизначення функції на заборонених наборах необхідно робити таким чином, щоб забезпечити найбільш ефективну мінімізацію.

При використанні для мінімізації методу діаграм Вейча прочерки розглядають як одиниці в тих випадках, коли це приводить до збільшення розміру прямокутника, що відповідає імпліканті. В протилежному випадку вони розглядаються як нулі.

Для визначення покриття (для однієї функції чи системи функцій) як можливий варіант можна використовувати метод Петрика, що складається з виконання наступних етапів:

– визначення умов покриття імплікантами кожної конституенти одиниці окремо, використовуючи функцію АБО;

– складання умови одночасного покриття всіх конституент одиниці з використанням функції І;

– розкриття дужок в отриманому логічному вираженні за правилами булевої алгебри.

Кон'юнктивні терми, отримані в результаті виконання зазначених етапів, відповідають множинам імплікант, кожне з яких визначає можливе покриття. З отриманих варіантів покриття вибирають один відповідно до цільової функції проектування (мінімальні апаратурні витрати, максимальна швидкодія і т. ін.).

**Отримані формули, таблиці, малюнки**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| *Таблиця істинності* | | | | | | |
| *x*4 | *x*3 | *x*2 | *x*1 | *f*1 | *f*2 | *f*3 |
| 0 | 0 | 0 | 0 | 1 | 1 | 1 |
| 0 | 0 | 0 | 1 | 1 | 1 | 0 |
| 0 | 0 | 1 | 0 | 1 | 1 | 1 |
| 0 | 0 | 1 | 1 | 0 | 0 | 0 |
| 0 | 1 | 0 | 0 | - | 0 | 1 |
| 0 | 1 | 0 | 1 | 0 | 0 | 0 |
| 0 | 1 | 1 | 0 | 1 | - | - |
| 0 | 1 | 1 | 1 | - | - | 1 |
| 1 | 0 | 0 | 0 | 1 | 0 | 1 |
| 1 | 0 | 0 | 1 | 0 | 0 | 1 |
| 1 | 0 | 1 | 0 | 0 | 0 | 1 |
| 1 | 0 | 1 | 1 | 0 | 0 | 0 |
| 1 | 1 | 0 | 0 | 1 | - | 1 |
| 1 | 1 | 0 | 1 | 0 | 0 | 0 |
| 1 | 1 | 1 | 0 | 1 | 1 | 0 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1 |

Окрема мінімізація кожної функції методом Вейча

*f1*

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  | x3 | |  |  |  |
| x4 | 1 | 0 | 0 | 1 |  |
| 1 | 1 | 0 | 0 | x2 |
|  | 1 | - | 0 | 1 |
|  | - | 0 | 1 | 1 |  |
|  |  | x1 | |  |  |

*f2*

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  | x3 | |  |  |  |
| x4 | - | 0 | 0 | 0 |  |
| 1 | 1 | 0 | 0 | x2 |
|  | - | - | 0 | 1 |
|  | 0 | 0 | 1 | 1 |  |
|  |  | x1 | |  |  |

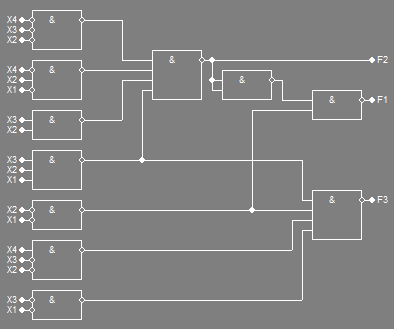
*f3*

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  | x3 | |  |  |  |
| x4 | 1 | 0 | 1 | 1 |  |
| 0 | 1 | 0 | 1 | x2 |
|  | - | 1 | 0 | 1 |
|  | 1 | 0 | 0 | 1 |  |
|  |  | x1 | |  |  |

Спільна мінімізація функцій методом Квайна

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |

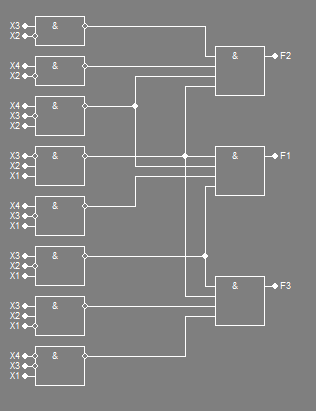
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | *f1* | | | | | | | | *f2* | | | | | *f3* | | | | | | | | |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  | V |  |  |  |  |  |  |  |  |  |  |  |  |  |  | V |  |
|  | V | V |  |  |  |  |  |  | V | V |  |  |  |  |  |  |  |  |  |  |  |  |
|  | V |  | V |  |  |  |  |  | V |  | V |  |  | V | V |  |  |  |  |  |  |  |
|  |  |  | V | V |  |  |  |  |  |  | V |  |  |  | V |  |  |  |  |  |  |  |
|  |  |  |  | V |  |  |  |  |  |  |  |  |  |  |  |  | V |  |  |  |  |  |
|  |  |  |  |  |  |  |  | V |  |  |  |  | V |  |  |  | V |  |  |  |  | V |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  | V | V |  |  |  |
|  |  |  |  |  |  | V | V |  |  |  |  | V |  |  |  |  |  |  |  |  |  |  |
|  | V |  | V | V |  |  |  |  |  |  |  |  |  | V | V | V |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  | V | V |  |  | V |  | V |  |  |
|  | V |  |  |  | V | V |  |  |  |  |  |  |  | V |  | V |  | V |  |  | V |  |
|  |  |  |  | V |  | V | V |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  | V |  |  | V | V |  |  |  | V | V |  |  |  |  |  |  |  |  |  |

І-НЕ/І-НЕ

K=30

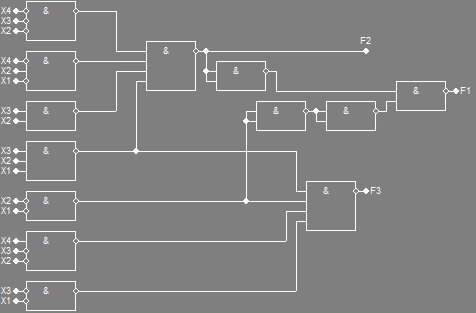
Спільна мінімізація заперечення функцій методом Квайна ­- Мак-Класки

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | *f1* | | | | | | *f2* | | | | | | | | *f3* | | | | | |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  | V |
|  | V |  |  |  |  |  | V |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  | V |  |  |  |  |  |  | V |  |  |  |  |  |  |  |  |  |  |  |
|  | V |  |  |  | V |  | V |  |  |  |  |  | V∨0∨} |  |  | V |  | V |  |  |
|  |  |  | V |  | V |  |  |  |  |  | V |  | V |  |  |  |  |  |  |  |
|  |  |  |  | V | V |  |  |  |  |  |  | V | V |  |  |  |  |  |  |  |
|  |  | V |  |  |  | V |  |  | V |  |  |  |  | V |  |  | V |  | V |  |
|  |  |  | V |  |  | V |  |  |  |  | V |  |  | V |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  | V | V |  |  |  |  |
|  |  | V |  |  |  |  |  | V | V |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  | V |  | V |  |  |  |
|  |  |  |  |  |  |  |  | V | V |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  | V | V | V | V |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  | V | V |  |  |  |  | V |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  | V | V |  |  | V |  |  |  |  |  |  |

 І-НЕ/І

К=34

У першій схемі можливе формування короткочасних помилкових сигналів. Один із способів усунення – додавання елементів, які затримають сигнал:



**Висновок:** Я навчився мінімізувати системи частково визначених функцій методами Квайна і Квайна - Мак-Класки та робити для них схеми. Дізнався про короткочасні помилкові сигнали та способи їх усунення.

**Контрольні питання**

1. Особливість мінімізації частково визначених функцій складається у тому, що на невизначених наборах значення функції вважається одиничним, але на етапі вибору покриття конституенти, що відповідають забороненим наборам, не включається в таблицю покриття.
2. 1) Виписуються конституенти одиниці та конституенти, які відповідають невизначеним наборам. До конституент дописується множина міток.

2) Виконуються всі можливі склеювання, до отриманих термів приписується перетин множин міток.

3) Виконуються всі можливі поглинання, при чому множини міток повинні повність співпадати.

4) Складається таблиця покриття і вибирається мінімальне покриття системи.

5) Запис операторної форми для кожної функції та побудова схеми для системи функцій.

1. Для одержання операторної форми необхідно розставити дужки та заперечення залежно від заданого базису. При необхідності використати правило де Моргана.
2. Комбінаційні схеми за перехідного процесу можуть формувати короткочасні вихідні сигнали, не передбачені таблицею істинності. Якщо на двох наборах в таблиці істинності задані однакові значення функції, то за зміни цих наборів на короткий час може виникати протилежний за значенням сигнал. Це обумовлено наявністю в схемі шляхів з різною тривалістю проходження сигналів від входів схеми до виходів.
3. Для оцінки швидкодії комбінаційної схеми рахується час найдовшого проходження сигналу. Апаратурні витрати оцінюються кількістю логічних елементів або кількістю умовних корпусів.
4. Для усунення збою використовується синхронний принцип передачі сигналів від однієї схеми в іншу. При цьому інформаційний сигнал тактується синхросигналом, який забезпечує прийом інформаційного сигналу в подальших пристроях після закінчення перехідних процесів у схемі, що формує цей сигнал.

Другий спосіб пов’язаний зі встановленням фільтрів для вихідних сигналів на тих виходах комбінаційної схеми, де можуть виникати помилкові сигнали.

1. Метод Петрика:

– визначення умов покриття імплікантами кожної конституенти одиниці окремо, використовуючи функцію АБО;

Для кожної конституенти одиниці виписуються всі імпліканти через функцію АБО, які можуть покрити цю конситуенту.

– складання умови одночасного покриття всіх конституент одиниці з використанням функції І;

Виписані групи імплікант записуються через функцію І.

– розкриття дужок в отриманому логічному вираженні за правилами булевої алгебри.

Дужки розкриваються для зменшення ціни.

Кон'юнктивні терми, отримані в результаті виконання зазначених етапів, відповідають множинам імплікант, кожне з яких визначає можливе покриття. З отриманих варіантів покриття вибирають один відповідно до цільової функції проектування (мінімальні апаратурні витрати, максимальна швидкодія і т. ін.).